

Калькулятор фьюзов AVR

Калькулятор фьюзов AVR
© 2009 Andrey Demenev

Выбор устройства

Выберите контроллер

Конфигурация

Внутренний делитель на 8; [CKDIV8=0]

Вывод тактового сигнала на PORTE7; [CKOUT=0]

Включить On-Chip Debug; [OCDEN=0]

Интерфейс JTAG включен; [JTAGEN=0]

Разрешить внутрисхемное программирование (SPI); [SPIEN=0]

сторожевой таймер всегда включен; [WDTON=0]

Сохранять содержимое EEPROM при стирании кристалла; [EESAVE=0]

Переход к загрузчику после сброса ; [BOOTRST=0]

Биты конфигурации

Показать установки битов для :

Бит	<i>LOW</i>	<i>HIGH</i>	<i>EXTENDED</i>
7	<input checked="" type="checkbox"/> CKDIV8 Деление тактовой частоты на 8	<input checked="" type="checkbox"/> OCDEN Включить On-Chip Debug	
6	<input checked="" type="checkbox"/> CKOUT Clock output	<input checked="" type="checkbox"/> JTAGEN Включить JTAG	
5	<input checked="" type="checkbox"/> SUT1 Выбор времени запуска	<input type="checkbox"/> SPIEN Разрешить внутрисхемное программирование	
4	<input checked="" type="checkbox"/> SUT0 Выбор времени запуска	<input checked="" type="checkbox"/> WDTON Сторожевой таймер всегда включен	
3	<input checked="" type="checkbox"/> CKSEL3 Выбор тактового сигнала	<input checked="" type="checkbox"/> EESAVE Сохранять содержимое EEPROM при стирании кристалла	
2	<input checked="" type="checkbox"/> CKSEL2 Выбор тактового сигнала	<input type="checkbox"/> BOOTSZ1 Выбор размера загрузчика	<input checked="" type="checkbox"/> BODLEVEL2 Порог монитора питания
1	<input checked="" type="checkbox"/> CKSEL1 Выбор тактового сигнала	<input type="checkbox"/> BOOTSZ0 Выбор размера загрузчика	<input type="checkbox"/> BODLEVEL1 Порог монитора питания
0	<input checked="" type="checkbox"/> CKSEL0 Выбор тактового сигнала	<input checked="" type="checkbox"/> BOOTRST Выбор адреса перехода по сбросу	<input checked="" type="checkbox"/> BODLEVEL0 Порог монитора питания

Байты конфигурации

0x LOW

0x HIGH

0x EXTENDED